I					Application	No.	Applicant(s)				
	Notice of References Cited				04/803,374			Japer			
1					Examiner		, <u> </u>	Group Art Unit			
L					M	eri,	<u> </u>	2124	Pag	e of	
U.S. PATENT DOCUMENTS											
Ľ		DOCUMENT NO.	DATE		NAME				CLASS	SUBCLASS	
Ĺ	A					-		· · · · ·			
ſ	8				,,,		.				
Γ	c					-	· · · · · · · · · · · · · · · · · · ·			 	
Γ	Б								<u> </u>		
Γ	E								ļ	 	
Г	F				·				 		
	G					<u> </u>			 	<u>. </u>	
Γ	Н				· · · · · · · · · · · · · · · · · · ·		<u> </u>				
r	1		<u></u>				•	<u> </u>			
	J						,				
_	ĸ										
	L										
	м				:				<u> </u>	· · · · · ·	
FOREIGN PATENT DOCUMENTS											
*		DOCUMENT NO. DATE			COUNTRY NAME				CLASS	SUBCLASS	
	N		-		<u> </u>					30000	
	0										
	Р		,				· ·	:			
	Q			_							
	R			· · · · · · · · · · · · · · · · · · ·						· ·	
	s										
	T										
NON PATENT POOLINGATO											
*	NON-PATENT DOCUMENTS DOCUMENT (Including Author, Title, Source, and Pertinent Pages)										
7	\dashv	Aiken it I A Parallel Pinelined DCD Decession Core " TEEE							_	DATE	
ļ	U	Aiken et al "A Parallel Pipelined DSP processor Core" IEEE papers 81-84.								1997	
	V										
	w										
1											
	x										
										ŀ	

.*· \

*A copy of this reference is not being funished with this Office action. (See Manual of Patent Examining Procedure, Section 707.05(a).)

4